

# STM8S EEPROM - Note Applicative

By E.M.

**EEPROM**

**pg.2**

## EEPROM o Data Memory

Ref. Reference Manual RM0016 pg.39

La memoria EEPROM al Power On risulta protetta in scrittura, per sprotogerla serve scrivere nel **FLASH\_DUKR** register (ind. 0x0A) in sequenza i due valori sotto riportati (**MASS keys** sequence).

- First hardware key: **0b1010 1110** (0xAE)
- Second hardware key: **0b0101 0110** (0x56)

Dopo la sequenza sopra riportata la EEPROM risulterà sproteetta e la conferma di ciò la si ha dal fatto che il **DUL** bit del registro **FLASH\_IAPSR** (ind. 0x05) risulterà settato a **1**.

Per proteggere nuovamente la memoria basta riportare a **0** il **DUL** bit.

### ATTENZIONE:

Quando si scrive un byte in EEPROM le MCU che hanno l'opzione **RWW** non fermano l'esecuzione del programma, le altre MCU (STM8S103xxx) sospendono l'esecuzione del programma sino a che non è stata programmata la EEPROM.

Il programma può leggere il registro **FLASH\_IAPSR** per sapere se un'operazione di scrittura o di cancellazione della EEPROM è stata eseguita correttamente.

Le possibili risposte sono:

- **EOP** flag is set after a successful programming operation
- **WR\_PG\_DIS** is set when the software has tried to write to a protected page.

In this case, the write procedure is not performed.

Quando uno di questi flag è stato settato il FLASH Interrupt è generato se è stato precedentemente abilitato l'interrupt settando (1) il bit **IE** del registro **FLASH\_CR1**